НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ УКРАЇНИ

«КИЇВСЬКИЙ ПОЛІТЕХНІЧНИЙ ІНСТИТУТ»

ФАКУЛЬТЕТ ІНФОРМАТИКИ І ОБЧИСЛЮВАЛЬНОЇ ТЕХНІКИ

КАФЕДРА ОБЧИСЛЮВАЛЬНОЇ ТЕХНІКИ

**Лабораторна робота №6**

з дисципліни **«**Системне програмування**»**

Виконав:

студент 2 курсу

ФІОТ гр. ІО-33

Шуркіна Анастасія

Перевірив:

Порєв В.М.

Київ 2015 р.

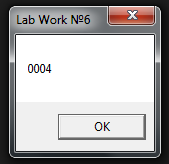
**Тема:** Програмування множення чисел підвищеної розрядності.

**Мета:** Навчитися програмувати на асемблері побітові операції, вивчити основні

команди обробки бітів.

**Варіант завдання:**N=30  
Обчислення кількості одиниць у двійковому коді.

**Результати:**



**Аналіз результатів:** програмою викликається вікно-повдіомлення, яке містить результати виконання процедури, що обчислює кількість одиниць у двійковому коді.

**Програмний код:**

**Висновки:** під час виконання даної лабораторної роботи було створено програму, що обчислює кількість одиниць у двійковому коді розрядністю 1184 біти. Було покращено навички створення модульних програм на асемблері в середовищі Microsoft Visual Studio.